PATENT ABSTRACTS OF JAPAN

(11)Publication number:

62-281332

(43) Date of publication of application: 07.12.1987

(51)Int.Cl.

H01L 21/302 H01L 21/306

(21)Application number: 61-124124

(71)Applicant: FUJITSU LTD

(22)Date of filing:

29.05.1986

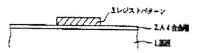
(72)Inventor: NAKAMURA MORITAKA

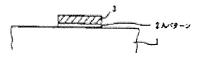
(54) ETCHING METHOD

(57) Abstract:

PURPOSE: To prevent corrosion, by etching an aluminium alloy layer with a resist pattern used as a mask to form an aluminium alloy pattern, removing the resist pattern and dipping the substrate in choline or a derivative thereof.

CONSTITUTION: A substrate 1 is provided by a silicon substrate covered with an insulation layer of phosphorus silicate glass or the like. An aluminium alloy layer 2 of Al-Gu (4%) for example is adhered thereon by means of the spattering process and a resist pattern 3 is formed thereon by using an ordinary lithography technique. The aluminium alloy layer 2 is patterned by means of the reactive ion etching process with the resist pattern 3 used as a mask so as to form an aluminium alloy pattern 2A. The substrate 1 is transported without breaking vacuum and disposed within a microwave downflow asher to be ashed. The substrate is then taken out of the asher and dipped in an aqueous solution of 5 % choline. Thereby, the amount of residual chlorine is decreased and corrosion can be prevented.







⑩ 公 開 特 許 公 報 (A) 昭62 - 281332

審査請求 有

⑤Int.Cl.⁴

識別記号

庁内整理番号

❸公開 昭和62年(1987)12月7日

発明の数 1 (全4頁)

H 01 L 21/302 21/306 G-8223-5F F-8223-5F

公発明の名称 エッチング方法

②特 願 昭61-124124

突出 願 昭61(1986)5月29日

⑩発 明 者 中 村 守 孝

川崎市中原区上小田中1015番地 富士通株式会社内

①出 願 人 富士通株式会社 川崎市中原区上小田中1015番地

砂代 理 人 弁理士 井桁 貞一

明 細 書

1.発明の名称 エッチング方法

2. 特許請求の範囲

基板(1)上にアルミニウム合金層(2)を被着し、その上にレジストパターン(3)を形成し、該レジストパターン(3)をマスクにして該アルミニウム合金層のパターン(2A)を形成し、該レジストパターン(3)を除去後、該基板(1)をコリン、もしくはその誘導体中に浸漬することを特徴とするエッチング方法。

3. 発明の詳細な説明

〔概要)

アルミニウム(AI)合金層、例えばアルミニウム鋼(AI-Cu) 合金層のパターニングに際し、通常AI単体のときと同様に塩素(CI)系ガスを用いたドライエッチングを行うが、このときCuxCIvの形で塩素分が残りその除去が困難であり、AI-Cu 合金

層のコロージョン (腐食) が発生する。その抑止のために、A1-Cu 層をパターニングした後、コリン、もしくはその誘導体中に浸漬する方法を提起する。

〔産業上の利用分野〕

本発明はコロージョンの発生を抑制した、AI合金層、例えばAI-Cu合金層のエッチング方法に関する。

一般に半導体デバイスの配線層にはAI層、または珪素(Si)を数%混入したAI-Si 合金層が用いられているが、エレクトロマイグレーションにより配線層が消滅することがある。

これを抑止するため、バイポーラデバイス、とくに高速ロジック用大電流デバイスの配線層に、Cuを 2~4 %混入したA1-Cu 合金層が用いられるようになった。

(従来の技術)

C1系ガスを用いたAI、またはその合金のドライ

エッチングにおいて、残留塩素分によるA1、またはその合金のコロージョンが問題となっている。

つぎに、参考のためにコロージョンの発生機構 を考える。

いま、エッチングガスのプラズマにより生成した塩素ラジカルをC1°で表すと、次式のように、AIはC1°と反応してAIC1。、あるいはAI2C1.となって昇華することによりエッチングは進む。

 $AI + CI^* \rightarrow AICI_2 \uparrow$, $AI_2CI_6 \uparrow$.

このとき生じたAICI。等がエッチングされたAI 層の側壁やレジスト表面に付着したまま大気中に 取り出されると、大気中の水分と反応しての次式 ように塩酸(HCI) 等を生じる。

A1C1₂ + H₂0 \rightarrow HC1, A1(0H)₃.

そうすると、次式のようにHCI はAIと反応して、 またAICI:を生ずる。

 $A1 + HC1 \rightarrow A1C1_3 + H_2 \uparrow$.

このようにして反応は循環的に繰り返して行われ、コロージョンは際限なく進行してゆく。

そのため、通常のAI、Al-Si 合金、アルミニウ

AIF は AIF。の完全な形になるまで反応が進まない途中の組成でも、水分と反応しない。

⑤ Hzでプラズマ処理をする。

以上のような処理により、安定してコロージョンを防ぐことができる。

しかしながら、A1-Cu 合金、A1-Cu-Si合金等のエッチングではCuxClv の形で塩素分が残り、その除去が困難で、上記の処理を行ってもコロージョンが発生することがあった。

そのために、パターニング後、硝酸(RNO₂)中に 基板を浸漬して残留塩素分を除去していた。

〔発明が解決しようとする問題点〕

エレクトロマイグレーション防止のためにCu等の重金属を少量混合したAI合金のパターニングでは残留塩素分の除去が困難で、コロージョンが発生することがあった。

また、そのためパターニングの終わった基板をHNO,中に浸漬する方法があるが、HNO,は強酸であるためプロセスの自動化が困難である等の問題が

ムチタン(Al-Ti) 合金では、これらのドライエッチング後、つぎのような対策を行っている。

① エッチング後、真空を破らないでレジストを 剝離する。

とくに、酸素 (0₂) と四弗化炭素(CF₄) を用いたμ波ダウンフローアッシングが有効である。

これは、プラズマ発生室でμ波により0・+ CF・のプラズマをつくり、活性種を試料室に導入してアッシングを行うもので、試料室には通常のリアクティブイオンエッチング(RIE) のようにイオンや電子を含まない。従って被エッチング物のこれらの衝撃による損傷がなく、純粋に活性種によるアッシチングのみが行われる。

- ② 熱窒素(Hot Nz)でプローした後、水洗する。
- ③ 水洗後、 02 中で 350℃でベーキングする。
- ③ CF。、SF。、CHF₃等の弗素系ガスでプラズマ 処理をする。

この場合は、弗索プラズマにより生じた弗素ラジカル(F*) がC1と置換し、A1表面に安定なA1Fが生成する。

あった。

(問題点を解決するための手段)

第1図(1)~(3)は本発明を工程順に説明する基板 断面図である。

上記問題点の解決は、基板1上にアルミニウム合金層2を被着し、その上にレジストパターン3をでスクにして取り、該レジストパターン3をマスクにはアルミニウム合金層2をエッチングして該レジストパターン3を除去後、該基板(11)をコリンスしくはその誘導体中に浸漬する本発明によるエッチング方法により達成される。

〔作用〕

本発明者は、前記のコロージョン防止のため種々な方法を実験したが、本発明の方法がとくに顕著な効果があることを見出した。

すなわち、重金属を少量混合したAI合金層、例えばAI-Cu 合金層をバターニングした後、基板を

コリン、もしくはその誘導体中に浸漬すると、残留塩素分が極めて少なくなることを蟄光 X 線測定を用いて確かめ、かつコロージョンが発生しないことを実験的に確かめた。

コリンの構造式を第2図に示す。CuxClv はCu*Cl* の形で結合しており、Cl* はコリンのOH* より電気的陰性度が強いためOH* に置換されることにより、CuxClv がコリン、もしくはその誘導体中によく溶解されると考えられる。

(実施例)

本発明の実施例を第1図を用いて説明する。

第1図(1)において、基板1として表面に燐珪酸ガラス(PSG) 層等の絶縁層を被着した珪素(Si)基板を用い、この上にAI合金層2として厚さ8000人の A1-Cu(4%) 層をスパッタ法で被着し、この上に通常のリソグラフィを用いてレジストパターン3を形成する。

第 I 図 ② において、RIB 法によりレジストパタ - ン 3 をマスクにしてAI合金層 2 をパターニング

- (a) 処理方法
- (b) コロージョン発生の有無
- (c) 残留塩素量 (cps, count per sec.) とすると、
 - (a) 処理なし BNOュ浸漬 コリン浸漬
 - (b) あり なし なし
 - (c) 141.1 11.8 1.7

上記の結果より、HNO」浸漬処理より残留塩素量が減少し、勿論コロージョンの発生は認められなくなる。

実施例ではコリンを用いたがこれの代わりに、コリンの誘導体、例えば第3図にその構造式を示す TMAHO (テトラメチルアンモニウムハイドロオキサイド) を用いてもコリンと全く同等の効果が得られる。

TMAHO の2.5 %水溶液として、

関東化学の ThA、

東京応化工業の NMD、

してAI合金層のパターン2Aを形成する。

RIE は、エッチングガスとしてCl₂(24SCCH) 、SiCl₄(40SCCH) を用い、これを0.02Torrに被圧して周波数13.56MHzの電力を250W 5分間印加して行った。

第1図(3)において、基板1を真空を破らないで 搬送してμ波ダウンフローアッシャ中に置きアッ シングした。

アッシングは、基板温度は室温で、反応ガスとしてCF₊(100SCCM)、0₂(1500SCCM)を用い、これを 1 Torr に被圧して周波数 2.45GHzのμ波電力を 1 KW 2 分間印加して行った。

つぎに、基板を大気中に取り出し、そのままのものと、HNO:に 5秒浸漬したものと、コリンの 5%の水溶液(商品名 TMK、関東化学製)に30秒浸漬したものについて、つぎのテストを行った。

この後、基板を大気中で 7日間放置してコロージョンの発生を観察し、また、螢光 X線分析で残留塩素量を測定した。

これらの結果をつぎに示す。

長瀬産業の932 ディベロッパー、

シプレイ・ファーイーストの

マイクロボジットMF314 ディベロッパー、 MF312 ディベロッパー

等がある(以上いずれも商品名)。

(発明の効果)

以上詳細に説明したように本発明によれば、エレクトロマイグレーション防止のための配線層であるAl-Cu 層等のAl合金層のパターニングにおいて、残留塩素分を除去し、配線層にコロージョンが発生することを抑止する。

また、本発明の処理を採用することによりプロセスの自動化が容易となる。

4. 図面の簡単な説明

第1図(1)~(3)は本発明を工程順に説明する基板 断面図、

第2図はコリンの構造式を示す図、

第3図は TMAHOの構造式を示す図である。

図において、

1は基板、

2 はAI合金層で A1-Cu層、

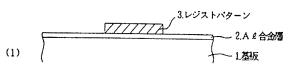
2AはAI合金層のパターン、

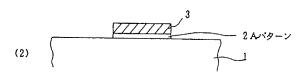
3 レジストパターン

である。

代理人 弁理士 井桁貞一









本発明を工程順に説明する基例が面図

第 1 図

コリンの構造式を示す図

第 2 図

TMAHOの構造式を示す図

第 3 図